

LC5521D/23D

絶対最大定格⁽¹⁾ (Ta=25°C)

項目	端子	記号	測定条件	規格値	単位	備考
ドレイン電流 ⁽²⁾	8-1	I _{DPEAK}	シングルパルス	2.5	A	LC5521D
				4.0	A	LC5523D
アバランシェ・エネルギー耐量 ⁽³⁾	8-1	E _{AS}	シングルパルス V _{DD} =99V、L=20mH I _{LPEAK} =2.0A	47	mJ	LC5521D
			シングルパルス V _{DD} =99V、L=20mH I _{LPEAK} =2.7A	86	mJ	LC5523D
制御部電源電圧	2-1	V _{CC}		35	V	
OCP端子電圧	3-1	V _{OCF}		-2.0~+5.0	V	
FB端子電圧	4-1	V _{FB}		-0.3~+7.0	V	
OVP端子電圧	6-1	V _{OVP}		-0.3~+5.0	V	
MOSFET部許容損失 ⁽⁴⁾	8-1	P _{D1}		0.97	W	
動作周囲温度	—	T _{OP}		-55~+125	°C	
保存温度	—	T _{stg}		-55~+125	°C	
チャンネル温度	—	T _{ch}		+150	°C	

⁽¹⁾ 電流値の極性は IC を基準として、シンクが(+), ソースが(-)と規定

⁽²⁾ MOS FET Safe Operating Area (SOA) 曲線参照

⁽³⁾ MOS FET T_{ch}-E_{AS} 曲線参照

⁽⁴⁾ MOS FET Ta-P_{D1} 曲線参照

LC5521D/23D

制御部電気的特性⁽¹⁾ (特記なき場合の条件 Ta=25°C、V_{CC}=20V)

項目	端子	記号	規格値			単位	備考
			MIN	TYP	MAX		
電源起動動作							
動作開始電源電圧	2-1	V _{CC(ON)}	13.8	15.1	17.3	V	
動作停止電源電圧 ⁽²⁾	2-1	V _{CC(OFF)}	8.4	9.4	10.7	V	
動作時回路電流	2-1	I _{CC(ON)}	—	—	3.7	mA	
起動回路動作電圧	8-1	V _{STARTUP}	42	57	72	V	
起動電流	2-1	I _{CC(STARTUP)}	-5.5	-3.0	-1.0	mA	V _{CC} =13V
起動電流供給しきい電圧 1 ⁽²⁾	2-1	V _{CC(BIAS)1}	9.5	11.0	12.5	V	
起動電流供給しきい電圧 2	2-1	V _{CC(BIAS)2}	14.4	16.6	18.8	V	
通常動作							
PWM動作周波数	8-1	f _{OSC}	11.0	14.0	18.0	kHz	
最大ON時間	8-1	t _{ON(MAX)}	30.0	40.0	50.0	μs	
FB端子制御下限電圧	4-1	V _{FB(MIN)}	0.55	0.90	1.25	V	
最大フィードバック電流	4-1	I _{FB(MAX)}	-40	-25	-10	μA	
リーディング・エッジ・ブランキング時間	3-1	t _{ON(LEB)}	—	500	—	ns	
擬似共振動作しきい電圧 1	3-1	V _{BD(TH1)}	0.14	0.24	0.34	V	
擬似共振動作しきい電圧 2	3-1	V _{BD(TH2)}	0.12	0.17	0.22	V	
保護動作							
過電流検出しきい電圧	3-1	V _{OCP}	-0.66	-0.60	-0.54	V	
OCP端子流出電流	3-1	I _{OCP}	-120	-40	-10	μA	
OCP端子OVPしきい電圧	3-1	V _{BD(OVP)}	2.2	2.6	3.0	V	
OLPしきい電圧 1	4-1	V _{FB(OLP)1}	5.0	5.5	6.0	V	
OLPしきい電圧 2	4-1	V _{FB(OLP)2}	4.1	4.5	4.9	V	
OVP端子OVPしきい電圧	6-1	V _{OVP(OVP)}	1.6	2.0	2.4	V	
V _{CC} 端子OVPしきい電圧	2-1	V _{CC(OVP)}	28.5	31.5	34.0	V	
熱保護動作温度	—	T _{J(TSD)}	135	—	—	°C	

⁽¹⁾ 電流値の極性はICを基準として、シンクが(+), ソースが(-)と規定

⁽²⁾ 個々の製品においては、V_{CC(BIAS)1} > V_{CC(OFF)}の関係が成り立つ

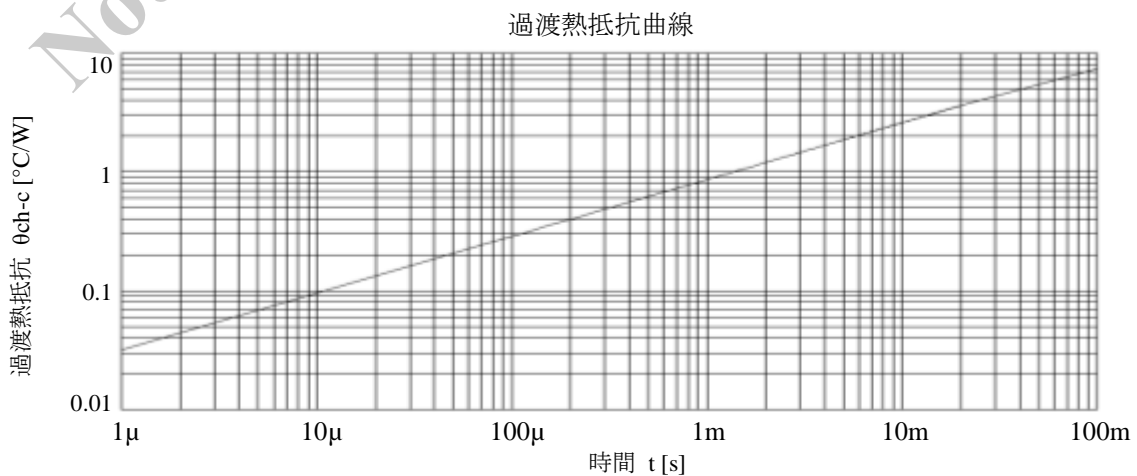
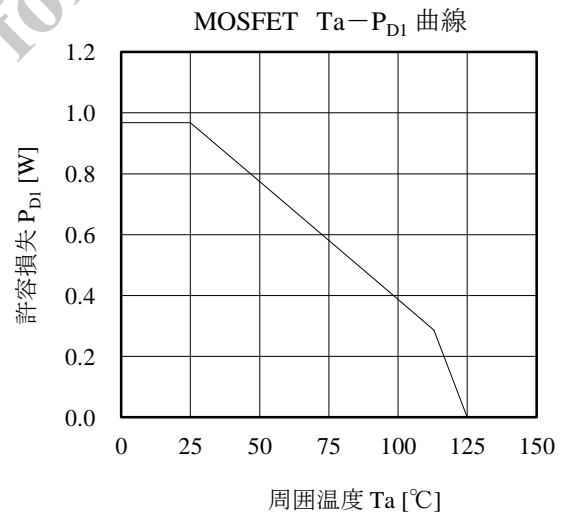
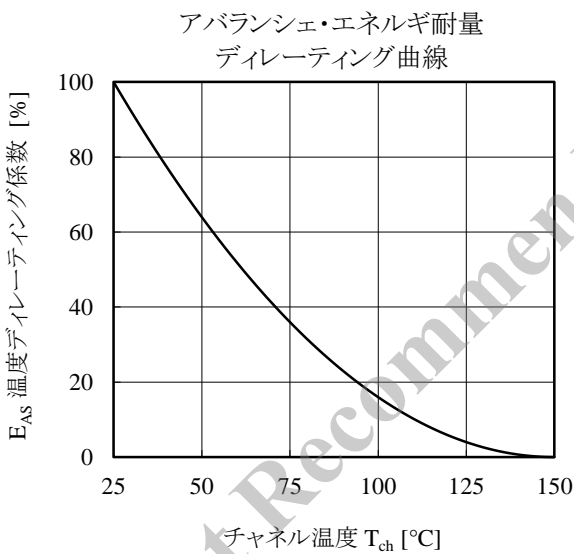
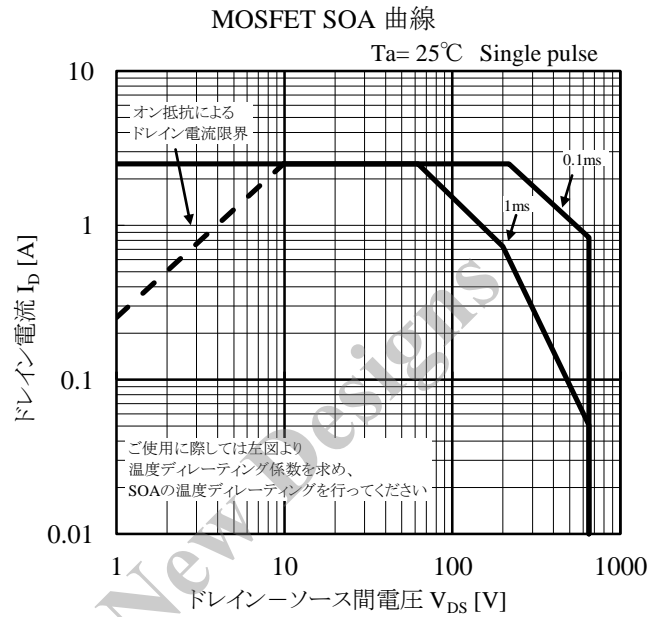
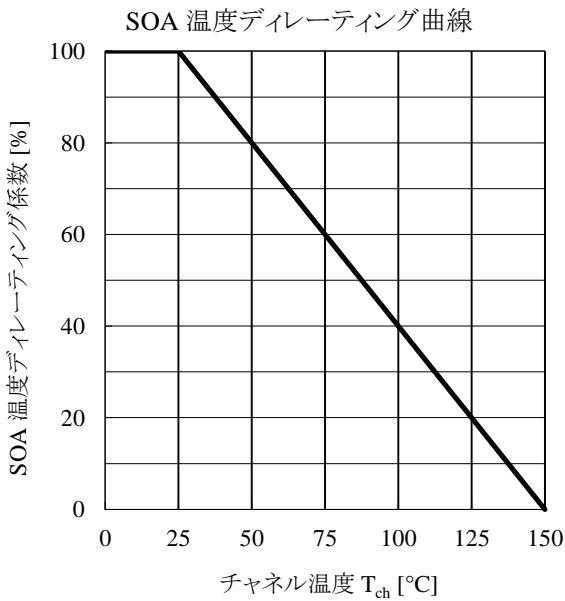
MOSFET 部電気的特性⁽¹⁾ (Ta=25°C)

項目	端子	記号	規格値			単位	備考
			MIN	TYP	MAX		
ドレイン・ソース間電圧	8-1	V _{DSS}	650	—	—	V	
ドレイン漏れ電流	8-1	I _{DSS}	—	—	300	μA	
ON抵抗	8-1	R _{DS(ON)}	—	—	3.95	Ω	LC5521D
			—	—	1.9	Ω	LC5523D
スイッチング・タイム	8-1	t _f	—	—	250	ns	LC5521D
			—	—	400	ns	LC5523D
熱抵抗 ⁽²⁾	—	θ _{ch-c}	—	—	42	°C/W	LC5521D
			—	—	35.5	°C/W	LC5523D

⁽¹⁾ 電流値の極性はICを基準として、シンクが(+), ソースが(-)と規定

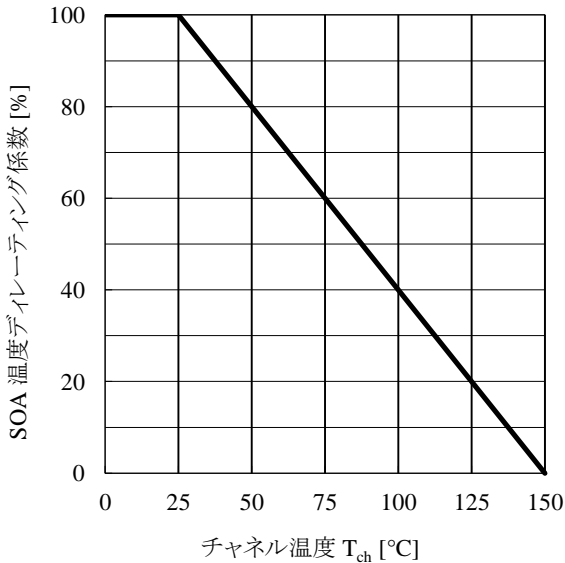
⁽²⁾ MOSFETのチャネルとケース間の熱抵抗。ケース温度 T_Cは捺印面中央部の温度で規定

LC5521D MOSFET 代表特性



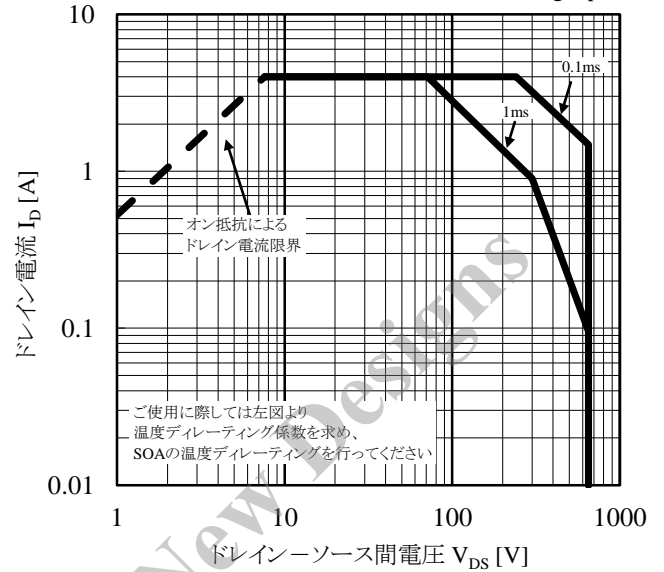
LC5523D MOSFET 代表特性

SOA 温度デレレーティング曲線

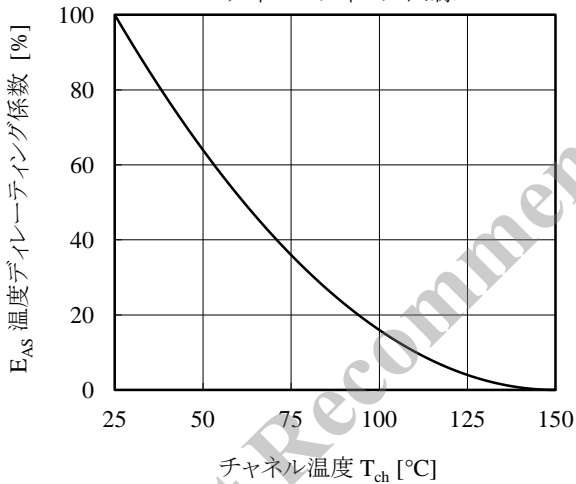


MOSFET SOA 曲線

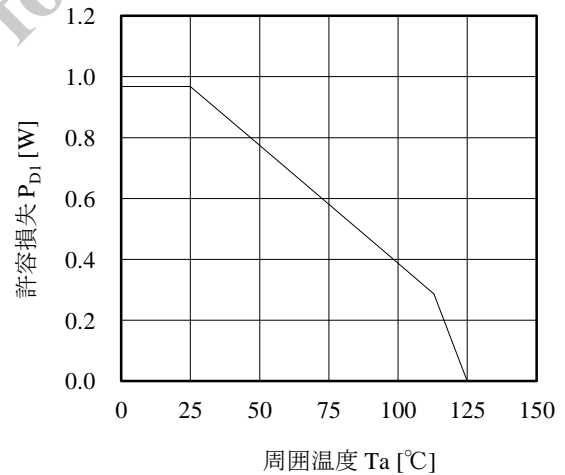
$T_a = 25^\circ\text{C}$ Single pulse



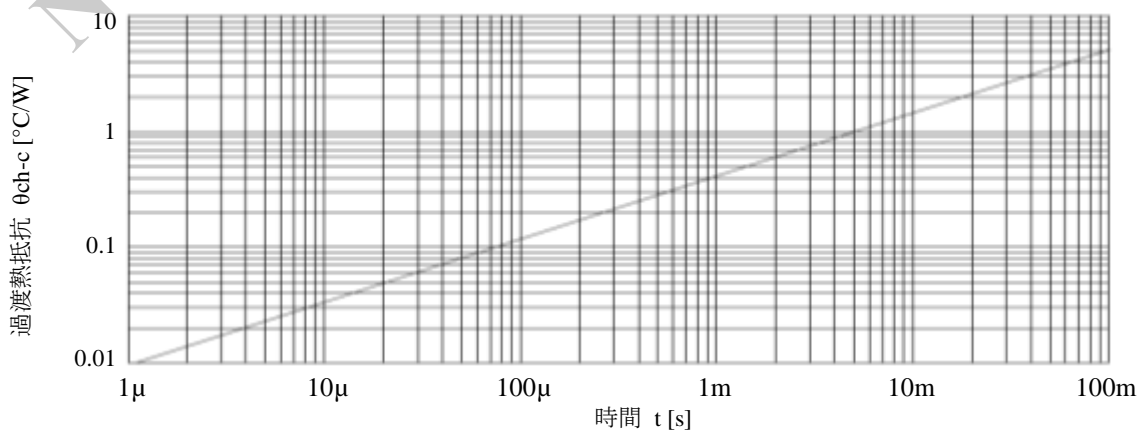
アバランシェ・エネルギー耐量
デレレーティング曲線



MOSFET $T_a - P_{DI}$ 曲線

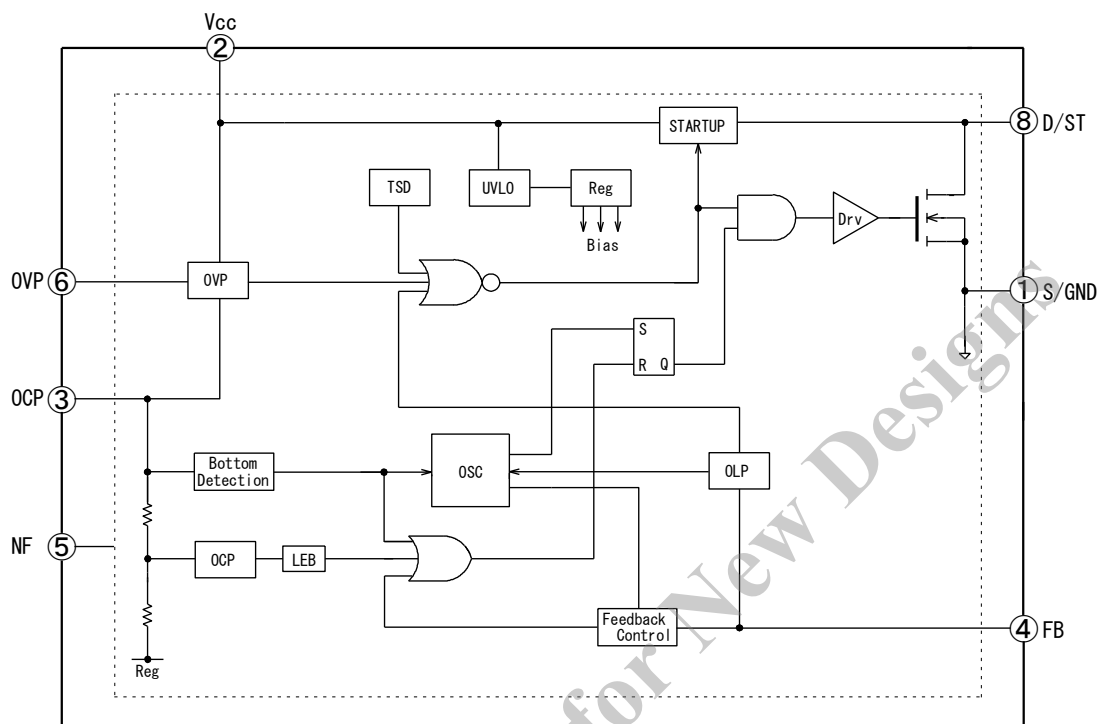


過渡熱抵抗曲線

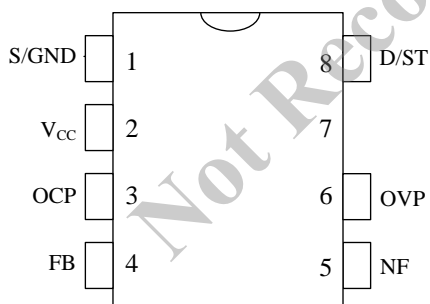


LC5521D/23D

ブロックダイアグラム



各端子機能

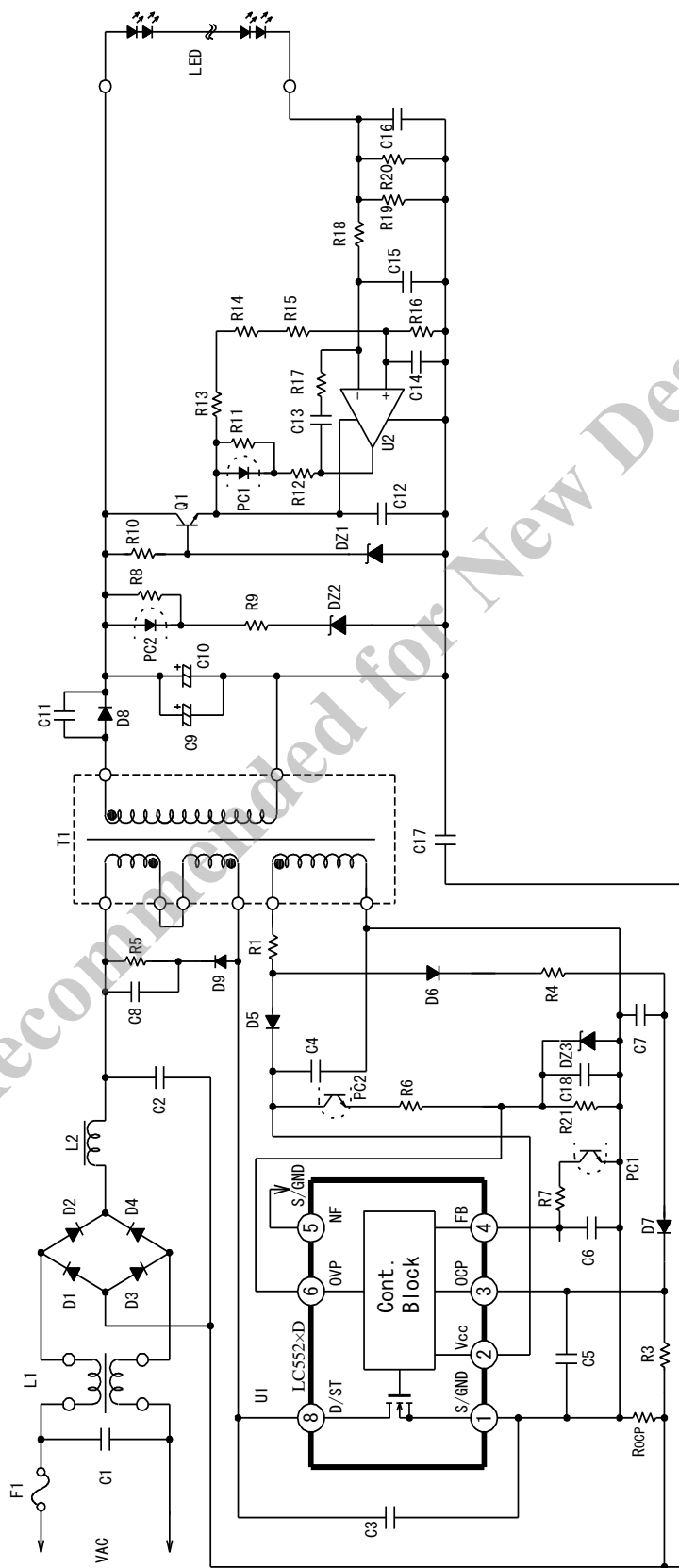


端子番号	記号	機能
1	S/GND	MOSFET ソース/制御部 GND
2	V _{CC}	制御回路電源入力/過電圧保護信号入力
3	OCP	過電流保護/ 擬似共振信号入力 / 過電圧保護信号入力
4	FB	フィードバック信号入力/過負荷保護信号入力
5	NF	(機能なし*)
6	OVP	過電圧保護信号入力
7	—	(抜きピン)
8	D/ST	MOSFET ドレイン/起動電流入力

* NF(5 番端子)は、動作安定のため安定電位である S/GND パターン
(1 番端子電位)へ最短距離で接続

応用回路例

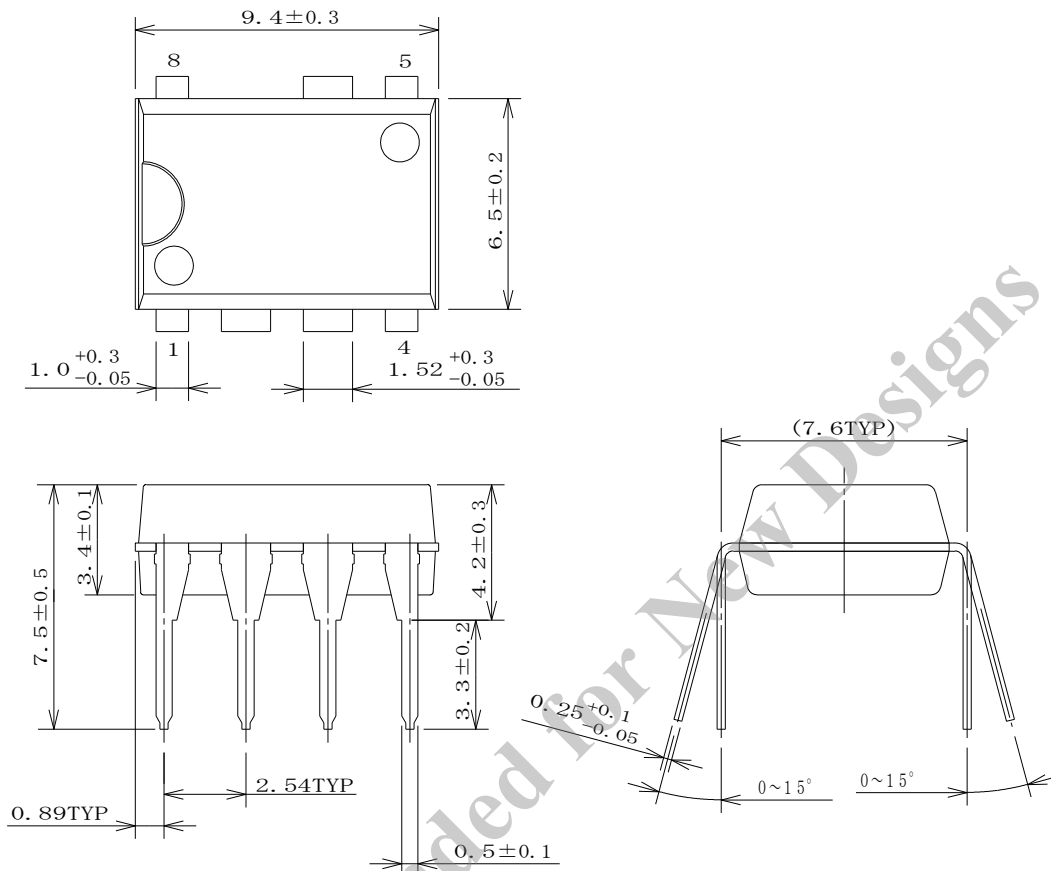
絶縁構成の LED 照明用電源回路例



LC5521D/23D

外形寸法

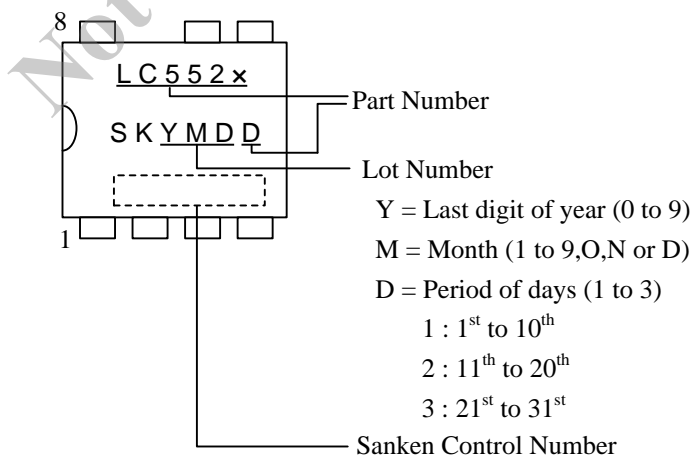
DIP8



NOTES:

- 1) 単位: mm
- 2) Pb フリー品 (RoHS 対応)

捺印仕様



LC5521D/23D

使用上の注意

保管環境、特性検査上の取り扱い方法によっては信頼度を損なう要因となるので、注意事項に留意してください。

保管上の注意事項

- 保管環境は、常温 (5~35°C)、常湿 (40~75%) 中が望ましく、高温多湿やの場所、温度や湿度の変化が大きな場所を避けてください
- 腐食性ガスなどの有毒ガスが発生しない、塵埃の少ない場所で、直射日光を避けて保管してください
- 長期保管したものは、使用前にはんだ付け性やリードの錆などについて再点検してください

特性検査、取り扱い上の注意事項

- 受入検査などで特性検査を行う場合は、測定器からのサージ電圧の印加、端子間ショートや誤接続などに十分注意してください。また定格以上の測定は避けてください

放熱用シリコングリースを使用する場合の注意事項

- 本製品を放熱板に取り付け、シリコングリースを使用する場合は、均一に薄く塗布してください。必要以上に塗布すると、無理な応力を加えます
- 揮発性の放熱用シリコングリースは、長時間経過するとシリコングリースにヒビ割れが生じ、放熱効果が悪化します。ちよう度の小さい(固い)放熱用シリコングリースは、ビス止め時にモールド樹脂クラックの原因となります
弊社では、寿命に影響を与えない下記の放熱用シリコングリースを推奨しております

品名	メーカー名
G746	信越化学工業(株)
YG6260	モメンティブ・パフォーマンス・マテリアルズ・ジャパン合同会社
SC102	東レ・ダウコーニング(株)

はんだ付け方法

- はんだ付けをする場合は、下記条件以内で、できるだけ短時間で作業してください
 - ・260 ± 5 °C 10 ± 1 s (フロー、2 回)
 - ・380 ± 10 °C 3.5 ± 0.5 s (はんだごて、1 回)はんだ付けは製品本体より 1.5mm のところまでとします

静電気破壊防止のための取扱注意

- 製品を取り扱う場合は、人体アースを取ってください。人体アースはリストストラップなどを用い、感電防止のため、1MΩ の抵抗を人体に近い所へ入れてください
- 製品を取り扱う作業台は、導電性のテーブルマットやフロアマットなどを敷き、アースを取ってください
- カーブトレーサーなどの測定器を使う場合、測定器もアースを取ってください
- はんだ付けをする場合、はんだごてやディップ槽のリーク電圧が、製品に印加するのを防ぐため、はんだごての先やディップ槽のアースを取ってください
- 製品を入れる容器は、弊社出荷時の容器を用いるか、導電性容器やアルミ箔などで、静電対策をしてください

注意書き

- 本資料に記載している内容は、改良などにより予告なく変更することがあります。ご使用の際には、最新の情報であることを確認してください。
- 本書に記載している動作例および回路例は、使用上の参考として示したもので、これらに起因する弊社もしくは第三者の工業所有権、知的所有権、その他の権利の侵害問題について弊社は一切責任を負いません。
- 弊社は品質、信頼性の向上に努めていますが、半導体製品では、ある確率での欠陥、故障の発生は避けられません。製品の故障により結果として、人身事故、火災事故、社会的な損害などが発生しないよう、使用者の責任において、装置やシステム上で十分な安全設計および確認を行ってください。
- 本書に記載している製品は、一般電子機器(家電製品、事務機器、通信端末機器、計測機器など)に使用することを意図しております。
高い信頼性を要求する装置(輸送機器とその制御装置、交通信号制御装置、防災・防火装置、各種安全装置など)への使用を検討、および一般電子機器であっても長寿命を要求する場合は、必ず弊社販売窓口へ相談してください。
極めて高い信頼性を要求する装置(航空宇宙機器、原子力制御、生命維持のための医療機器など)には、弊社の文書による合意がない限り使用しないでください。
- 弊社の製品を使用、またはこれを使用した各種装置を設計する場合、定格値に対するディレーティングをどの程度行うかにより、信頼性に大きく影響します。
ディレーティングとは信頼性を確保または向上するため、各定格値から負荷を軽減した動作範囲を設定したり、サージやノイズなどについて考慮したりすることです。ディレーティングを行う要素には、一般的に電圧、電流、電力などの電氣的ストレス、周囲温度、湿度などの環境ストレス、半導体製品の自己発熱による熱ストレスがあります。これらのストレスは、瞬間的の数値、あるいは最大値、最小値についても考慮する必要があります。
なおパワーデバイスやパワーデバイス内蔵 IC は、自己発熱が大きく接合部温度のディレーティングの程度が、信頼性を大きく変える要素となるので十分に配慮してください。
- 本書に記載している製品の使用にあたり、本書記載の製品に他の製品・部材を組み合わせる場合、あるいはこれらの製品に物理的、化学的、その他何らかの加工・処理を施す場合には、使用者の責任においてそのリスクを検討の上行ってください。
- 本書記載の製品は耐放射線設計をしておりません。
- 弊社物流網以外での輸送、製品落下などによるトラブルについて、弊社は一切責任を負いません。
- 本書記載の内容を、文書による当社の承諾なしに転記複製を禁じます。